

Sheet1

Symbol (#DEFINE)	sysfs/Serial	Connector	PM375 Pin	Note	Bank
TEGRA_GPIO_PA0	0				1
TEGRA_GPIO_PA1	1				1
TEGRA_GPIO_PA2	2				1
TEGRA_GPIO_PA3	3				1
TEGRA_GPIO_PA4	4				1
TEGRA_GPIO_PA5	5				1
TEGRA_GPIO_PA6	6				1
TEGRA_GPIO_PA7	7				1
TEGRA_GPIO_PB0	8			UART4_RXD	1
TEGRA_GPIO_PB1	9			UART4_CTS_L	1
TEGRA_GPIO_PB2	10				1
TEGRA_GPIO_PB3	11				1
TEGRA_GPIO_PB4	12				1
TEGRA_GPIO_PB5	13				1
TEGRA_GPIO_PB6	14				1
TEGRA_GPIO_PB7	15				1
TEGRA_GPIO_PC0	16				1
TEGRA_GPIO_PC1	17				1
TEGRA_GPIO_PC2	18				1
TEGRA_GPIO_PC3	19				1
TEGRA_GPIO_PC4	20				1
TEGRA_GPIO_PC5	21				1
TEGRA_GPIO_PC6	22				1
TEGRA_GPIO_PC7	23			TP_KBC_IRQ_L	1
TEGRA_GPIO_PD0	24				1
TEGRA_GPIO_PD1	25				1
TEGRA_GPIO_PD2	26				1
TEGRA_GPIO_PD3	27				1
TEGRA_GPIO_PD4	28				1
TEGRA_GPIO_PD5	29				1
TEGRA_GPIO_PD6	30				1
TEGRA_GPIO_PD7	31				1
TEGRA_GPIO_PE0	32				2
TEGRA_GPIO_PE1	33				2
TEGRA_GPIO_PE2	34				2
TEGRA_GPIO_PE3	35				2
TEGRA_GPIO_PE4	36				2
TEGRA_GPIO_PE5	37				2
TEGRA_GPIO_PE6	38				2
TEGRA_GPIO_PE7	39				2
TEGRA_GPIO_PF0	40				2
TEGRA_GPIO_PF1	41				2
TEGRA_GPIO_PF2	42				2
TEGRA_GPIO_PF3	43				2
TEGRA_GPIO_PF4	44				2
TEGRA_GPIO_PF5	45				2
TEGRA_GPIO_PF6	46				2
TEGRA_GPIO_PF7	47				2
TEGRA_GPIO_PG0	48			LCD_LR	2
TEGRA_GPIO_PG1	49			LCD_UD	2
TEGRA_GPIO_PG2	50			MODEM_SARO	2

Sheet1

TEGRA_GPIO_PG3	51		GPIO_PG3	2
TEGRA_GPIO_PG4	52		SPI4_CS3_L	2
TEGRA_GPIO_PG5	53		SPI4_SCK	2
TEGRA_GPIO_PG6	54		SPI4_MOSI	2
TEGRA_GPIO_PG7	55		SPI4_MISO	2
TEGRA_GPIO_PH0	56		TP_KBL_PWM	2
TEGRA_GPIO_PH1	57	J3A1 50	LCD_BL_PWM	2
TEGRA_GPIO_PH2	58	J3A1 48	LCD_BL_EN	2
TEGRA_GPIO_PH3	59		SNN_GPIO_PH3	2
TEGRA_GPIO_PH4	60		CODEC_IRQ_L	2
TEGRA_GPIO_PH5	61		TP_GPIO_PH5	2
TEGRA_GPIO_PH6	62		TP_GPIO_PH6	2
TEGRA_GPIO_PH7	63		GPIO_PH7	2
TEGRA_GPIO_PI0	64		GPIO_PI0	3
TEGRA_GPIO_PI1	65		AP_FORCE_RECOVERY_L	3
TEGRA_GPIO_PI2	66		TP_GPIO_PI2	3
TEGRA_GPIO_PI3	67		SPI4_CS0_L	3
TEGRA_GPIO_PI4	68		SNN_GPIO_PI4	3
TEGRA_GPIO_PI5	69		SNN_GPIO_PI5	3
TEGRA_GPIO_PI6	70		TEMP_ALERT_L	3
TEGRA_GPIO_PI7	71		SNN_GPIO_PI7	3
TEGRA_GPIO_PJ0	72		AC_OK_AP_L	3
TEGRA_GPIO_PJ1	73			3
TEGRA_GPIO_PJ2	74		SNN_PG_OC_L	3
TEGRA_GPIO_PJ3	75			3
TEGRA_GPIO_PJ4	76			3
TEGRA_GPIO_PJ5	77			3
TEGRA_GPIO_PJ6	78			3
TEGRA_GPIO_PJ7	79		UART4_TXD	3
TEGRA_GPIO_PK0	80		TP_GPIO_PK0	3
TEGRA_GPIO_PK1	81	J3A1 11	TS_SHDN_L	3
TEGRA_GPIO_PK2	82	J3A1 17	GPIO_PK2	3
TEGRA_GPIO_PK3	83		TP_GPIO_PK3	3
TEGRA_GPIO_PK4	84	J3A1 13	TS_RESET_L	3
TEGRA_GPIO_PK5	85			3
TEGRA_GPIO_PK6	86			3
TEGRA_GPIO_PK7	87		UART4_RTS_L	3
TEGRA_GPIO_PL0	88			3
TEGRA_GPIO_PL1	89			3
TEGRA_GPIO_PL2	90			3
TEGRA_GPIO_PL3	91			3
TEGRA_GPIO_PL4	92			3
TEGRA_GPIO_PL5	93			3
TEGRA_GPIO_PL6	94			3
TEGRA_GPIO_PL7	95			3
TEGRA_GPIO_PM0	96			4
TEGRA_GPIO_PM1	97			4
TEGRA_GPIO_PM2	98			4
TEGRA_GPIO_PM3	99			4
TEGRA_GPIO_PM4	100			4
TEGRA_GPIO_PM5	101			4
TEGRA_GPIO_PM6	102			4

TEGRA_GPIO_PM7	103	4
TEGRA_GPIO_PN0	104	4
TEGRA_GPIO_PN1	105	4
TEGRA_GPIO_PN2	106	4
TEGRA_GPIO_PN3	107	4
TEGRA_GPIO_PN4	108	4
TEGRA_GPIO_PN5	109	4
TEGRA_GPIO_PN6	110	4
TEGRA_GPIO_PN7	111	4
TEGRA_GPIO_PO0	112	4
TEGRA_GPIO_PO1	113	4
TEGRA_GPIO_PO2	114	4
TEGRA_GPIO_PO3	115	4
TEGRA_GPIO_PO4	116	4
TEGRA_GPIO_PO5	117	4
TEGRA_GPIO_PO6	118	4
TEGRA_GPIO_PO7	119	4
TEGRA_GPIO_PP0	120	4
TEGRA_GPIO_PP1	121	4
TEGRA_GPIO_PP2	122	4
TEGRA_GPIO_PP3	123	4
TEGRA_GPIO_PP4	124	4
TEGRA_GPIO_PP5	125	4
TEGRA_GPIO_PP6	126	4
TEGRA_GPIO_PP7	127	4
TEGRA_GPIO_PQ0	128	5
TEGRA_GPIO_PQ1	129	5
TEGRA_GPIO_PQ2	130	5
TEGRA_GPIO_PQ3	131	5
TEGRA_GPIO_PQ4	132	5
TEGRA_GPIO_PQ5	133	5
TEGRA_GPIO_PQ6	134	5
TEGRA_GPIO_PQ7	135	5
TEGRA_GPIO_PR0	136	5
TEGRA_GPIO_PR1	137	5
TEGRA_GPIO_PR2	138	5
TEGRA_GPIO_PR3	139	5
TEGRA_GPIO_PR4	140	5
TEGRA_GPIO_PR5	141	5
TEGRA_GPIO_PR6	142	5
TEGRA_GPIO_PR7	143	5
TEGRA_GPIO_PS0	144	5
TEGRA_GPIO_PS1	145	5
TEGRA_GPIO_PS2	146	5
TEGRA_GPIO_PS3	147	5
TEGRA_GPIO_PS4	148	5
TEGRA_GPIO_PS5	149	5
TEGRA_GPIO_PS6	150	5
TEGRA_GPIO_PS7	151	5
TEGRA_GPIO_PT0	152	5
TEGRA_GPIO_PT1	153	5
TEGRA_GPIO_PT2	154	5

Sheet1

TEGRA_GPIO_PT3	155				5
TEGRA_GPIO_PT4	156				5
TEGRA_GPIO_PT5	157				5
TEGRA_GPIO_PT6	158				5
TEGRA_GPIO_PT7	159				5
TEGRA_GPIO_PU0	160	J3A2	40	GPIO_PU0	6
TEGRA_GPIO_PU1	161	J3A2	43	GPIO_PU1	6
TEGRA_GPIO_PU2	162	J3A2	46	GPIO_PU2	6
TEGRA_GPIO_PU3	163	J3A2	49	GPIO_PU3	6
TEGRA_GPIO_PU4	164	J3A2	52	GPIO_PU4	6
TEGRA_GPIO_PU5	165	J3A2	55	GPIO_PU5	6
TEGRA_GPIO_PU6	166	J3A2	58	GPIO_PU6	6
TEGRA_GPIO_PU7	167				6
TEGRA_GPIO_PV0	168			10K to 1.8V	6
TEGRA_GPIO_PV1	169			10K to 1.8V	6
TEGRA_GPIO_PV2	170				6
TEGRA_GPIO_PV3	171				6
TEGRA_GPIO_PV4	172				6
TEGRA_GPIO_PV5	173				6
TEGRA_GPIO_PV6	174				6
TEGRA_GPIO_PV7	175				6
TEGRA_GPIO_PW0	176				6
TEGRA_GPIO_PW1	177				6
TEGRA_GPIO_PW2	178				6
TEGRA_GPIO_PW3	179				6
TEGRA_GPIO_PW4	180				6
TEGRA_GPIO_PW5	181				6
TEGRA_GPIO_PW6	182				6
TEGRA_GPIO_PW7	183				6
TEGRA_GPIO_PX0	184				6
TEGRA_GPIO_PX1	185				6
TEGRA_GPIO_PX2	186				6
TEGRA_GPIO_PX3	187				6
TEGRA_GPIO_PX4	188				6
TEGRA_GPIO_PX5	189				6
TEGRA_GPIO_PX6	190				6
TEGRA_GPIO_PX7	191				6
TEGRA_GPIO_PY0	192				7
TEGRA_GPIO_PY1	193				7
TEGRA_GPIO_PY2	194				7
TEGRA_GPIO_PY3	195				7
TEGRA_GPIO_PY4	196				7
TEGRA_GPIO_PY5	197				7
TEGRA_GPIO_PY6	198				7
TEGRA_GPIO_PY7	199				7
TEGRA_GPIO_PZ0	200				7
TEGRA_GPIO_PZ1	201				7
TEGRA_GPIO_PZ2	202				7
TEGRA_GPIO_PZ3	203				7
TEGRA_GPIO_PZ4	204				7
TEGRA_GPIO_PZ5	205				7
TEGRA_GPIO_PZ6	206				7

Sheet1

TEGRA_GPIO_PZ7	207				7
TEGRA_GPIO_PAA0	208				7
TEGRA_GPIO_PAA1	209				7
TEGRA_GPIO_PAA2	210				7
TEGRA_GPIO_PAA3	211				7
TEGRA_GPIO_PAA4	212				7
TEGRA_GPIO_PAA5	213				7
TEGRA_GPIO_PAA6	214				7
TEGRA_GPIO_PAA7	215				7
TEGRA_GPIO_PBB0	216	J3A2	4	CAM2_MCLK	7
TEGRA_GPIO_PBB1	217				7
TEGRA_GPIO_PBB2	218				7
TEGRA_GPIO_PBB3	219	J3A2	5	CAM_RST_L	7
TEGRA_GPIO_PBB4	220	J3A2	63	CAM_FLASH	7
TEGRA_GPIO_PBB5	221	J3A2	66	CAM1_PWDN	7
TEGRA_GPIO_PBB6	222	J3A2	2	CAM2_PWDN	7
TEGRA_GPIO_PBB7	223	J3A2	60	CAM1_AF_PWDN	7
TEGRA_GPIO_PCC0	224				8
TEGRA_GPIO_PCC1	225	J3A2	57	CAM1_GPIO	8
TEGRA_GPIO_PCC2	226	J3A2	7	CAM2_GPIO	8
TEGRA_GPIO_PCC3	227				8
TEGRA_GPIO_PCC4	228				8
TEGRA_GPIO_PCC5	229				8
TEGRA_GPIO_PCC6	230				8
TEGRA_GPIO_PCC7	231				8
TEGRA_GPIO_PDD0	232				8
TEGRA_GPIO_PDD1	233				8
TEGRA_GPIO_PDD2	234				8
TEGRA_GPIO_PDD3	235				8
TEGRA_GPIO_PDD4	236				8
TEGRA_GPIO_PDD5	237				8
TEGRA_GPIO_PDD6	238				8
TEGRA_GPIO_PDD7	239				8
TEGRA_GPIO_PEE0	240				8
TEGRA_GPIO_PEE1	241				8
TEGRA_GPIO_PEE2	242				8
TEGRA_GPIO_PEE3	243				8
TEGRA_GPIO_PEE4	244				8
TEGRA_GPIO_PEE5	245				8
TEGRA_GPIO_PEE6	246				8
TEGRA_GPIO_PEE7	247				8
TEGRA_GPIO_PFF0	248				8
TEGRA_GPIO_PFF1	249				8
TEGRA_GPIO_PFF2	250			SNN_GPIO_PFF2	8
TEGRA_GPIO_PFF3	251				8
TEGRA_GPIO_PFF4	252				8
TEGRA_GPIO_PFF5	253				8
TEGRA_GPIO_PFF6	254				8
TEGRA_GPIO_PFF7	255				8

Port	AddrStart
1	6000:d000
1	6000:d000
1	6000:d000
1	6000:d000
1	6000:d000
1	6000:d000
1	6000:d000
1	6000:d000
1	6000:d000
2	6000:d000
2	6000:d000
2	6000:d000
2	6000:d000
2	6000:d000
2	6000:d000
2	6000:d000
2	6000:d000
2	6000:d000
3	6000:d000
3	6000:d000
3	6000:d000
3	6000:d000
3	6000:d000
3	6000:d000
3	6000:d000
3	6000:d000
4	6000:d000
4	6000:d000
4	6000:d000
4	6000:d000
4	6000:d000
4	6000:d000
4	6000:d000
4	6000:d000
1	6000:d100
1	6000:d100
1	6000:d100
1	6000:d100
1	6000:d100
1	6000:d100
1	6000:d100
2	6000:d100
2	6000:d100
2	6000:d100
2	6000:d100
2	6000:d100
2	6000:d100
2	6000:d100
2	6000:d100
3	6000:d100
3	6000:d100
3	6000:d100

Sheet1

3	6000:d100
3	6000:d100
3	6000:d100
3	6000:d100
3	6000:d100
4	6000:d100
4	6000:d100
4	6000:d100
4	6000:d100
4	6000:d100
4	6000:d100
4	6000:d100
4	6000:d100
1	6000:d200
1	6000:d200
1	6000:d200
1	6000:d200
1	6000:d200
1	6000:d200
1	6000:d200
1	6000:d200
2	6000:d200
2	6000:d200
2	6000:d200
2	6000:d200
2	6000:d200
2	6000:d200
2	6000:d200
2	6000:d200
3	6000:d200
3	6000:d200
3	6000:d200
3	6000:d200
3	6000:d200
3	6000:d200
3	6000:d200
3	6000:d200
4	6000:d200
4	6000:d200
4	6000:d200
4	6000:d200
4	6000:d200
4	6000:d200
4	6000:d200
4	6000:d200
1	6000:d300
1	6000:d300
1	6000:d300
1	6000:d300
1	6000:d300
1	6000:d300

Sheet1

1	6000:d300
2	6000:d300
2	6000:d300
2	6000:d300
2	6000:d300
2	6000:d300
2	6000:d300
2	6000:d300
2	6000:d300
2	6000:d300
3	6000:d300
3	6000:d300
3	6000:d300
3	6000:d300
3	6000:d300
3	6000:d300
3	6000:d300
3	6000:d300
4	6000:d300
4	6000:d300
4	6000:d300
4	6000:d300
4	6000:d300
4	6000:d300
4	6000:d300
4	6000:d300
1	6000:d400
1	6000:d400
1	6000:d400
1	6000:d400
1	6000:d400
1	6000:d400
1	6000:d400
1	6000:d400
1	6000:d400
2	6000:d400
2	6000:d400
2	6000:d400
2	6000:d400
2	6000:d400
2	6000:d400
2	6000:d400
2	6000:d400
2	6000:d400
3	6000:d400
3	6000:d400
3	6000:d400
3	6000:d400
3	6000:d400
3	6000:d400
3	6000:d400
3	6000:d400
4	6000:d400
4	6000:d400
4	6000:d400



Sheet1

4	6000:d400
4	6000:d400
4	6000:d400
4	6000:d400
4	6000:d400
1	6000:d500
1	6000:d500
1	6000:d500
1	6000:d500
1	6000:d500
1	6000:d500
1	6000:d500
1	6000:d500
2	6000:d500
2	6000:d500
2	6000:d500
2	6000:d500
2	6000:d500
2	6000:d500
2	6000:d500
2	6000:d500
3	6000:d500
3	6000:d500
3	6000:d500
3	6000:d500
3	6000:d500
3	6000:d500
3	6000:d500
3	6000:d500
4	6000:d500
4	6000:d500
4	6000:d500
4	6000:d500
4	6000:d500
4	6000:d500
4	6000:d500
1	6000:d600
1	6000:d600
1	6000:d600
1	6000:d600
1	6000:d600
1	6000:d600
1	6000:d600
2	6000:d600
2	6000:d600
2	6000:d600
2	6000:d600
2	6000:d600
2	6000:d600
2	6000:d600

Sheet1

2	6000:d600
3	6000:d600
3	6000:d600
3	6000:d600
3	6000:d600
3	6000:d600
3	6000:d600
3	6000:d600
3	6000:d600
3	6000:d600
4	6000:d600
4	6000:d600
4	6000:d600
4	6000:d600
4	6000:d600
4	6000:d600
4	6000:d600
4	6000:d600
1	6000:d700
1	6000:d700
1	6000:d700
1	6000:d700
1	6000:d700
1	6000:d700
1	6000:d700
1	6000:d700
1	6000:d700
2	6000:d700
2	6000:d700
2	6000:d700
2	6000:d700
2	6000:d700
2	6000:d700
2	6000:d700
2	6000:d700
2	6000:d700
3	6000:d700
3	6000:d700
3	6000:d700
3	6000:d700
3	6000:d700
3	6000:d700
3	6000:d700
3	6000:d700
4	6000:d700
4	6000:d700
4	6000:d700
4	6000:d700
4	6000:d700
4	6000:d700
4	6000:d700
4	6000:d700